

(12)特許協力条約に基づいて公開された国際出願

(19)世界知的所有権機関
国際事務局



(43)国際公開日
2005年6月23日 (23.06.2005)

PCT

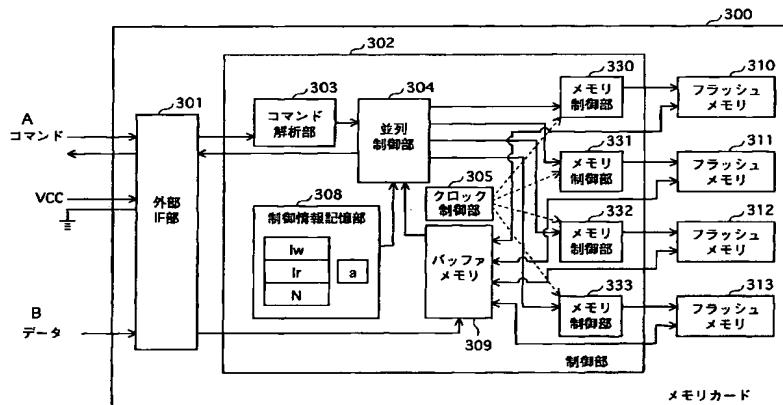
(10)国際公開番号
WO 2005/057475 A1

(51) 国際特許分類 ⁷ :	G06K 17/00, G06F 3/06, 3/08	(72) 発明者; および
(21) 国際出願番号:	PCT/JP2004/017268	(75) 発明者/出願人(米国についてのみ): 大塚 健 (OOT-SUKA, Takeshi). 山下 英明 (YAMASHITA, Hideaki). 太田 晴夫 (OHTA, Haruo).
(22) 国際出願日:	2004年11月19日 (19.11.2004)	(74) 代理人: 中島 司朗, 外 (NAKAJIMA, Shiro et al.); 〒5310072 大阪府大阪市北区豊崎三丁目2番1号淀川5番館6F Osaka (JP).
(25) 国際出願の言語:	日本語	(81) 指定国(表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.
(26) 国際公開の言語:	日本語	
(30) 優先権データ:	特願2003-399056 2003年11月28日 (28.11.2003) JP	
(71) 出願人(米国を除く全ての指定国について): 松下電器産業株式会社 (MATSUSHITA ELECTRIC INDUSTRIAL CO.,LTD.) [JP/JP]; 〒5718501 大阪府門真市大字門真1006番地 Osaka (JP).		

[統葉有]

(54) Title: RECORDING APPARATUS

(54) 発明の名称: 記録装置



A. COMMAND	330. MEMORY CONTROL PART
B. DATA	331. MEMORY CONTROL PART
301. EXTERNAL IF PART	332. MEMORY CONTROL PART
302. CONTROL PART	333. MEMORY CONTROL PART
303. COMMAND ANALYZING PART	310. FLASH MEMORY
304. PARALLEL CONTROL PART	311. FLASH MEMORY
308. CONTROL INFORMATION STORAGE PART	312. FLASH MEMORY
305. CLOCK CONTROL PART	313. FLASH MEMORY
309. BUFFER MEMORY	300. MEMORY CARD

(57) Abstract: [PROBLEMS] A memory card drive causes a plurality of memory cards to simultaneously operate, thereby executing a high speed reading or writing. Devices for supplying power to the memory card drive have variation therebetween in the value of a current supplied to the memory card drive because of their different capabilities. Therefore, the devices applicable to the memory card drive are limited. [MEANS FOR SOLVING PROBLEMS] In a recording apparatus including one or more semiconductor memories, the number of the semiconductor memories that are caused to simultaneously operate is limited in accordance with the current that can be supplied by an access apparatus to which the recording apparatus is attached.

[統葉有]

WO 2005/057475 A1



(84) 指定国(表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

添付公開書類:
— 国際調査報告書

(57) 要約: 【課題】複数のメモリカードを並行して動作させ高速に読み出し及び書き込みを実行するメモリカードドライブにおいて、メモリカードドライブへ電力を供給する機器がメモリカードドライブへ供給できる電流値には、各機器の性能によってばらつきがあり、当該メモリカードドライブを使用できる機器が限定されている。【解決手段】1以上の半導体メモリを搭載した記録装置において、当該記録装置を装着されるアクセス装置の供給可能な電流に応じて、並行して動作させる半導体メモリの数を制限する。